SSE2を用いた反復解法ライブラリ Lis 4倍精度版の高速化

小武守 恒(JST·東京大学) 藤井 昭宏(工学院大学) 長谷川 秀彦(筑波大学) 西田晃(中央大学·JST)



- はじめに
- 4倍精度演算について
- Lisへの実装
- SSE2による高速化
- 性能評価
 - スピード
 - 収束
- まとめ







SPLIT(a,h,l) { t = 134217729.0 * a h = t - (t - a)l = a - h

 $p=fl(a \times b), e=err(a \times b)$ を計算

TWO_PROD(a,b) { p = a * b

. SPLIT(a,ah,al) SPLIT(b.bh.bl) e = ((ah*bh-p)+ah*bl+al*bh)+al*bl





- 反復解法中のベクトル,スカラーは4倍精度
- 混合精度演算関数が必要

matvec, dot, axpy

- 主な処理は積和演算
- 1. FMA(Floating Multiply-Add)
 - 4倍精度の積和演算関数
 - dotとaxpyで利用
- 2. FMAD
 - 混合精度(4倍精度と倍精度)の積和演算関数
 - matvecで利用



4倍精度 vs 倍精度

- ポアソン方程式を5点中心差分で離散化した行列 (次数1,000,000)
- 行列格納形式はCRS
- 前処理なしBiCG法を50回反復

	実行時間(比)
FORTRAN4倍精度	23.61
matvecでFMAを利用	8.26
matvecでFMADを利用	8.17
倍精度	1.00

SSE2(Streaming SIMD Extension)

- SSE2はIntel Pentium4に搭載されたx87命 令に代わる高速化命令
- 128bitのデータに対してSIMD処理 -64bit倍精度浮動小数なら同時に2つの演算
- SSE2の組込み関数を利用

SSE2化の2つのアプローチ

- A: 四則演算関数のSSE2化 - 演算の依存関係が存在 - 関数FMA_SSE2, FMAD_SSE2を用意
- B: dot, axpy, matvecを含めたSSE2化 - 2段のループアンローリングを行うとFMAが2回
 - -2個同時に積和演算をする関数FMA2_SSE2, FMAD2_SSE2を用意



- Lisの倍精度

_mm_store_sd(&a->lo,xb);

B:dot,axpy,matvecを含めたSSE2化

100%SSE2のpd命令で処理できる

FMA2_SSE2のADDの部分

bh = _mm_loadu_pd(&y[i]);
bl = _mm_loadu_pd(&yl[i]);
sh = _mm_add_pd(bh,ch);
th = _mm_sub_pd(sh,bh);
t0 = _mm_sub_pd(sh,th);
ch = _mm_sub_pd(ch,th);
bh = mm sub pd(bh,t0);
bh = _mm_add_pd(bh,ch);
sl = _mm_add_pd(bl,p2);
th = mm sub pd(sl,bl);
t0 = mm sub pd(sl,th);
$p_2 = mm sub pd(p_2,th)$:

bl = _mm_sub_pd(bl,t0); bl = _mm_add_pd(bl,p2); bh = _mm_add_pd(bh,sl); th = sh: th = _mm_add_pd(th,bh); sh = _mm_sub_pd(th,sh); bh = _mm_sub_pd(bh,sh); bh = _mm_add_pd(bh,bl); sh = _mm_add_pd(th,bh); mm storeu pd(&y[i],sh); sh = _mm_sub_pd(sh,th); bh = _mm_sub_pd(bh,sh); _mm_storeu_pd(&yl[i],bh);



Clock 2.8GHz 2.0GHz L1D Cache 8KB 64KB L2 Cache 512KB 1MB Memory 1GB 1GB OS Linux 2.6.4smp Compiler Intel C++ 9.0 100	CPU	Xeon	Opteron
L1D Cache 8KB 64KB L2 Cache 512KB 1MB Memory 1GB 1GB OS Linux 2.4.20smp Compiler Intel C++ 9.0	Clock	2.8GHz	2.0GHz
L2 Cache 512KB 1MB Memory 1GB 1GB OS Linux Linux 2.4.20smp 2.6.4smp Compiler Intel C++ 9.0	L1D Cache	8KB	64KB
Memory 1GB 1GB OS Linux Linux 2.4.20smp 2.6.4smp Compiler Intel C++ 9.0	L2 Cache	512KB	1MB
OS Linux Linux 2.4.20smp 2.6.4smp Compiler Intel C++ 9.0	Memory	1GB	1GB
2.4.20smp 2.6.4smp Compiler Intel C++ 9.0	OS	Linux	Linux
Compiler Intel C++ 9.0		2.4.20smp	2.6.4smp
	Compiler	Intel C++ 9.0	
Intel Fortran 9.0			

スピードテスト • テスト行列A1で50回反復した結果					
次数	倍精度	FORTRAN	FMA	FMA_SSE2	FMA2_SSE2
100	0.00034	0.02141	0.00646	0.00492	0.00312
1000	0.00279	0.20786	0.06356	0.04818	0.03032
10000	0.05717	2.01729	0.66783	0.52825	0.33641
100000	0.82734	20.09851	6.81664	5.29807	3.46160
1000000	8.44022	199.23818	68.93871	53.41777	34.91778
算術平均	1.86557	44.31665	15.29864	11.85944	7.74985
		Op	teron		
次数	倍精度	FORTRAN	FMA	FMA_SSE2	FMA2_SSE2
100	0.00037	0.00826	0.00669	0.00457	0.00316
1000	0.00357	0.08037	0.06687	0.04561	0.03171
10000	0.04402	0.78882	0.68794	0.47166	0.33072
100000	0.67599	7.95484	7.03384	4.84892	3.47609
1000000	7.19525	79.85377	70.19153	48.42959	34.90340
算術平均	1.58384	17.73721	15.59738	10.76007	7.74901



6.24

0.17

2.42

0.15

FORTRAN

倍精度

スピードテスト (N=10 ⁶)			
実行時間(秒)			
	Xeon	Opteron	
FORTRAN	199.2 (24)	79.8 (11)	
FMA	68.9 (8.2)	70.1 (9.9)	
FMA_SSE2	53.4 (6.4)	48.4 (6.8)	
FMA2_SSE2	34.9 (4.2)	34.9 (4.9)	
倍精度	8.4 (1)	7.1 (1)	
倍精度	8.4 (1)	7.1 (1)	





٦

精度を変えたリスタートの結果

- Xeon上でテスト行列A2(次数100,000)
- γ=1.3, restart_tolを10⁻⁶とした場合

	実行時間(秒)	反復回数
4倍精度	7.40	113
リスタート	4.43 (倍:0.45, 4倍:3.98)	104 (倍:35,4倍:69)

- 4倍精度で解いた場合と比べて1.67倍速い
- 倍精度で解いた場合と比べて∞倍



まとめ(続き)

- 高精度演算の展望
 - ILU前処理などの逐次的な前処理を利用しなくと も少ない反復回数で収束する可能性
 - データアクセスよりも演算の割合が大きく並列化 には適している
- ・並列化によって倍精度との性能差は縮まりより現実的になる

今後の課題

• 4倍精度をうまく活用して収束性を向上,安定 して解けるロバストなライブラリの開発